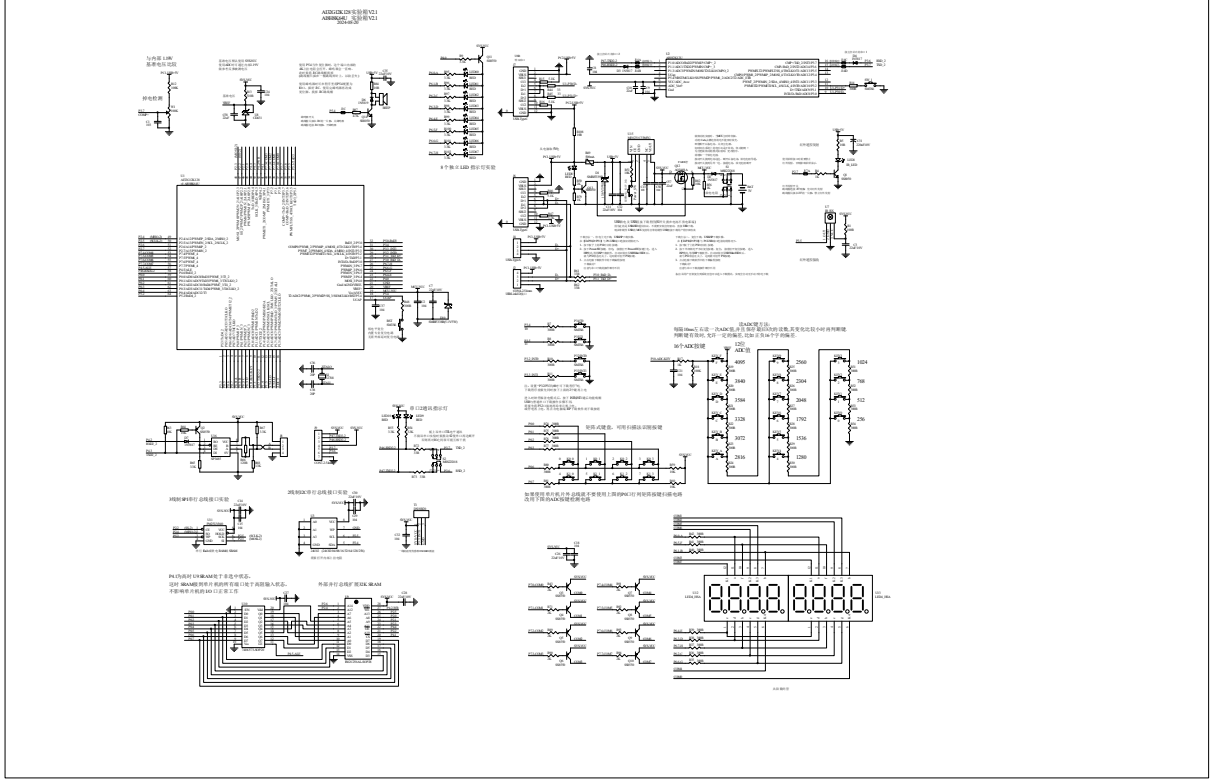
AD/DAC/IIC实验板V2.1
AD/DAC/IIC 实验板 V2.1
2020.08.20
与内置 1.08v
基准电压 比较
异电检测
8 个独立 LED 指示灯实验
IIC AD/DAC 实验:
每隔 10ms 左右读一次 ADC 输入引脚的 AIN3 的电压值,其变化比较小时肯判断键
判断键有效时,允许一定的偏差,比如正负 5mV 予判断有效.
16个 ADC 按键
ADC
4095
3640
3184
2728
2272
1816
1360
904
448
2560
2304
2048
1792
1536
1280
1024
768
512
256
矩阵式键盘,可用右键法识别按键
如果要使用内置片外 ADC 通道,不要使用上面的PA5口对矩阵按键右键电路
改用下面的ADC按键检测电路
外部并行总线扩展 8K SRAM
PA5为高时 USART1 可以与 74HC165 芯片通信,
PA5为低时 SRAM 使用并行总线与 8K SRAM 芯片通信,
不影响串口和 SRAM 芯片的正常工作
74HC165
8K SRAM
外部并行总线扩展 8K SRAM