

1. 功能说明:

通过 P0, P2 口输出 16 位 DAC 电平。

串口 1 配置为 115200bps, 8,n, 1, 切换到 P3.0 P3.1, 下载后就可以直接测试.

通过串口发送命令控制输出电压，格式： 55 AA ID VSH VSL VEH VEL TH TL CS

55 AA: 起始码;

ID: 00~FE 为电压变化的阶段标识; FF 为结束符, 表示一轮测试指令已经发送完成, 可以开始测试;

VSH VSL: 本阶段起始电压值, H 为高 8 位, L 为低 8 位;

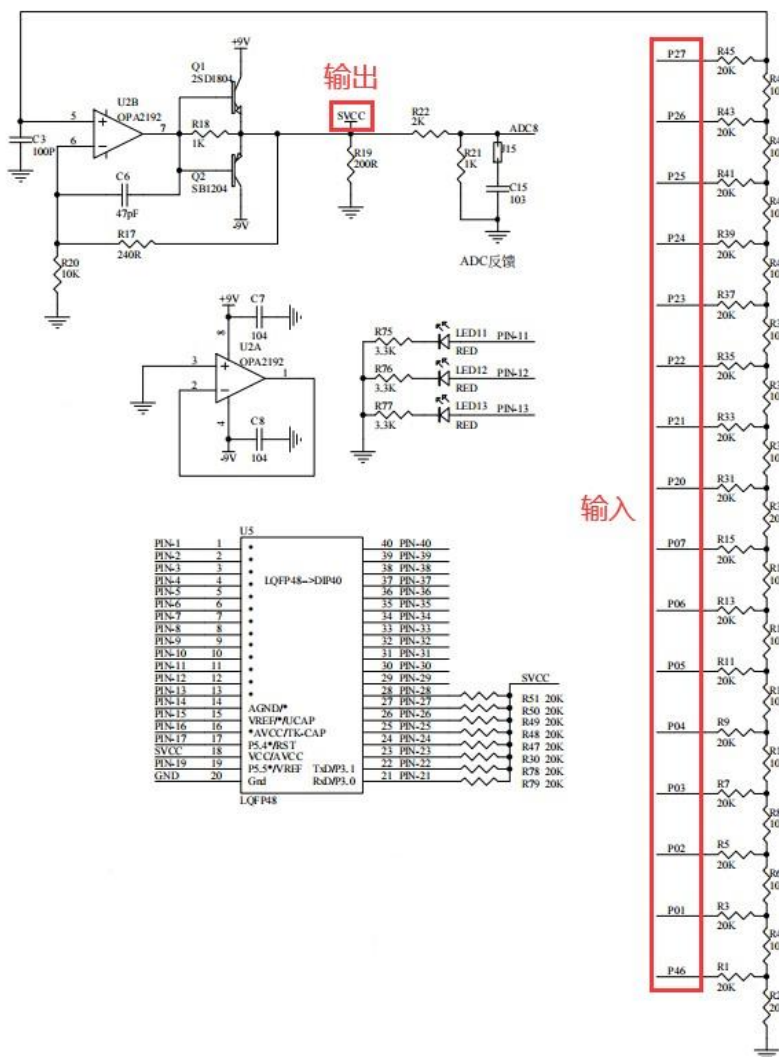
VEH VEL: 本阶段结束电压值, H 为高 8 位, L 为低 8 位;

TH TL: 本阶段测试时间, H 为高 8 位, L 为低 8 位; 如果本阶段起始电压与结束电压相等, 则为延时时间;

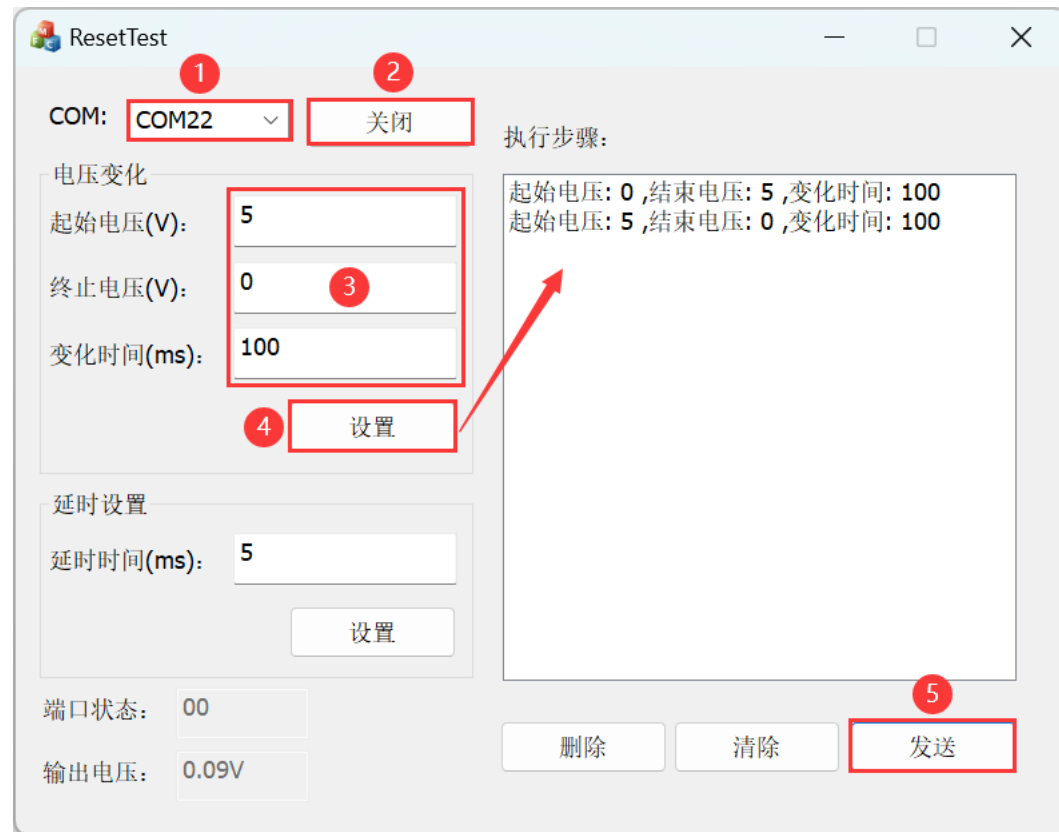
CS: 校验码, 以上数据的累加值。

下载时, 选择时钟 22.1184MHz (用户可自行修改频率).

2. 主要电路:



3. 上位机软件设置:



4. 执行效果:

