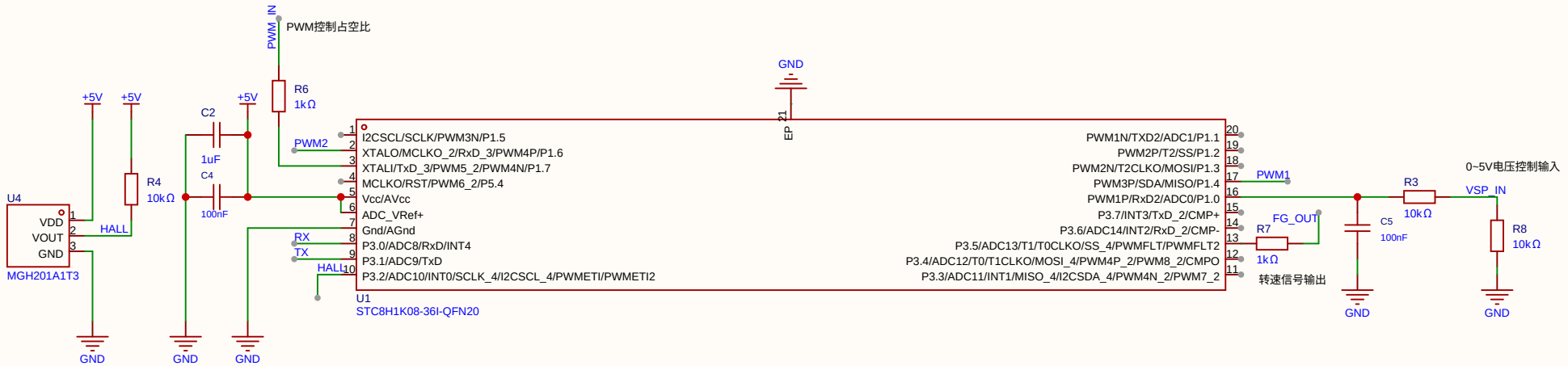
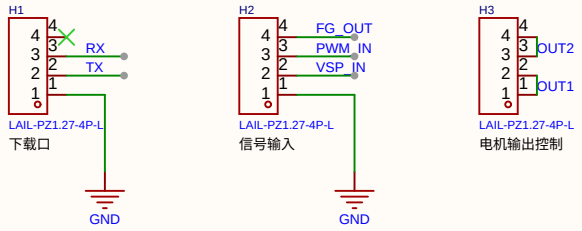
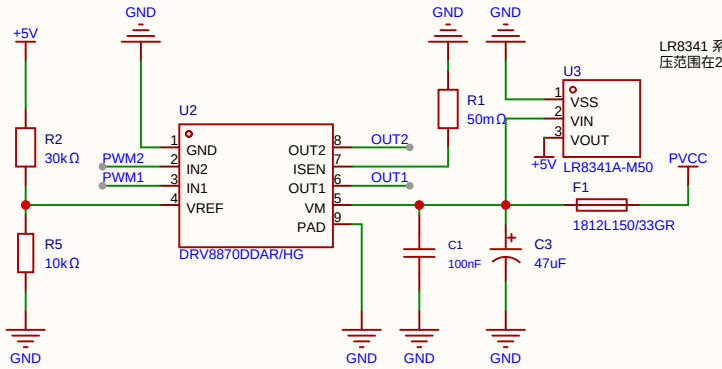


由PVCC供电，此处不供电，防止跟LDO冲突





LR8341 系列产品输入电压可达40V，固定输出电压范围在2.5V-5V。芯片内置有短路保护功能

限流阈值
VREF = 5V × R2 / \(R1 + R2\) = 5V × 10k / 40k = 1.25V
I_trip = VREF / \(10 × RS\) = 1.25V / \(10 × 0.05Ω\) = 2.50A

单相 BLDC（有感）驱动板 · 量产成本

MCU 按 STC 官方含税价，其余按立创最深档

项目	单价	占比
MCU	¥0.790	24.2%
H 桥驱动	¥0.894	27.3%
电阻电容（16 个位号）	¥0.705	21.6%
霍尔	¥0.324	9.9%
采样电阻	¥0.205	6.3%
保险丝	¥0.192	5.9%
LDO	¥0.154	4.7%
合计	**¥3.27**	**13 项**

原理图	Schematic1	更新日期	2026-09-17
		创建日期	2026-09-16
图页	P1	物料编码	
绘制		SP-BLDC_Driver	
审阅			
		版本	尺寸	页 1 共 1
嘉立创EDA		V1.0	A3	嘉立创EDA